

BA.II.272.35.2019.JM.KP

Warszawa, dnia 13.11.2019 r.

Uczestnicy postępowania

Dotyczy: postępowania o udzielenie zamówienia publicznego na „**Dostawę, zainstalowanie i skonfigurowanie macierzy dyskowej typu All Flash**”, znak sprawy: **35/DI/PN/2019**

WYJAŚNIENIE TREŚCI SPECYFIKACJI ISTOTNYCH WARUNKÓW ZAMÓWIENIA

Ministerstwo Rodziny, Pracy i Polityki Społecznej z siedzibą w (00-513) Warszawie przy ul. Nowogrodzkiej 1/3/5, jako Zamawiający, działając na podstawie art. 38 ust. 2 ustawy z dnia 29 stycznia 2004 r. – Prawo zamówień publicznych (t.j. Dz. U. z 2019 r. poz. 1843), zwanej dalej ustawą, w odpowiedzi na wniosek Wykonawcy o wyjaśnienie treści SIWZ, udziela następujących wyjaśnień:

Pytanie nr 1:

„Zamawiający wymaga aby proces w kontrolerze posiadał minimum 10 rdzeni:

Pojedyncza macierz złożona z co najmniej 2 kontrolerów macierzowych. Macierz umożliwia wymianę kontrolerów - w przypadku awarii lub planowanych zadań utrzymaniowych - bez konieczności wyłączenia zasilania całej macierzy. Kontrolery macierzy wyposażone są w procesor wykonany w technologii wielordzeniowej z minimum 10 rdzeniami. Każdy kontroler macierzy pozwala na konfigurację interfejsów niezbędnych dla współpracy w sieci IP/FC SAN. Kontrolery macierzy obsługują tryb pracy w układzie active-active. Macierz musi być wyposażona, w co najmniej 256 GB RAM natywnej pamięci cache. Pojemność pamięci cache nie może być osiągnięta poprzez wykorzystanie przestrzeni na dyskach SSD lub dodatkowych kartach z pamięcią flash. Macierz wyposażona w połączenia dyskowe SAS 12 Gb. Obudowa ze wszystkimi komponentami umożliwiającą montaż w standardowej szafie typu rack 19. Obudowa posiada układ nadmiarowy zasilania i chłodzenia zapewniający ciągłą pracę macierzy bez ograniczeń czasowych i wydajnościowych w przypadku utraty nadmiarowości w danym układzie zasilania lub chłodzenia. Obudowa posiada widoczne elementy sygnalizacyjne do informowania o stanie poprawnej pracy lub awarii macierzy.

Jest to spore ograniczenie a niekoniecznie korzystne dla Zamawiającego. Wielu producentów stosuje procesory wielordzeniowe w kontrolerach ale umieszcza po dwa procesory per kontroler, z wielu powodów np. aby mieć dostępnych więcej linii pci-express, czy też aby kontroler macierzy mógł mieć więcej rdzeni.

Czy Zamawiający dopuści macierz posiadającą, np. dwa lub cztery procesory na każdy kontroler, których suma rdzeni jest równa lub większa niż 10? Pozwoli to na zoptymalizowanie ceny, zwiększenie gospodarności oraz zaproponowanie potencjalnie macierzy która w sumie może posiadać więcej rdzeni per kontroler niż teraz wymaga Zamawiający.”

Odpowiedź Zamawiającego:

Zamawiający podtrzymuje zapisy SIWZ.

Pytanie nr 2:

„Zamawiający w opisie zamówienia w punkcie 3 Architektura wymaga zaoferowania kontrolerów macierzy wyposażonych w procesor wykonany w technologii wielordzeniowej z minimum 10 rdzeniami.

Wykonawca pragnie poinformować, że różni producenci ze względów na optymalizację oferowanych przez siebie rozwiązań pod kontem funkcjonalnym i wydajnościowym stosują różne procesory z różną ilością rdzeni. Informujemy również, że ilość rdzeni w procesorach użytych w macierzach ma marginalne znaczenie na wydajność i funkcjonalność danej macierzy. Kluczowymi parametrami mającymi wpływ na wydajność i funkcjonalność macierzy są zastosowane w niej dyski i pamięć cache a nie ilość rdzeni w procesorze kontrolera. Zamawiający wymagając zaoferowania kontrolerów macierzy wyposażonych w procesor wykonany w technologii wielordzeniowej z minimum 10 rdzeniami nie zabezpiecza sobie zaoferowania macierzy o odpowiedniej wydajności, a jedynie uniemożliwia zaoferowanie macierzy tym światowym producentom, którzy w swoich rozwiązaniach oferują w kontrolerach procesor wykonany w technologii wielordzeniowej z mniejszą ilością rdzeni a ich rozwiązania pod kontem wydajności i funkcjonalności przewyższają macierze, w których w kontrolerach zastosowane są procesory z większą ilością rdzeni.

W związku z powyższym czy Zamawiający dopuści do zaoferowania macierzy, której kontrolery wyposażone są w procesor wykonany w technologii wielordzeniowej z minimum 8 rdzeniami, lub wykreśli wymaganie o ilości rdzeni i tym samym umożliwi złożenie oferty szerszej grupie producentów tego typu rozwiązań i uczciwa konkurencję?”

Odpowiedź Zamawiającego:

Zamawiający podtrzymuje zapisy SIWZ. W ocenie Zamawiającego zapisy SIWZ gwarantują zachowanie uczciwej konkurencji.

Powyższe wyjaśnienia stanowią integralną część SIWZ.

Powyższe wyjaśnienia nie zmieniają treści SIWZ.

ZMIANA TREŚCI SPECYFIKACJI ISTOTNYCH WARUNKÓW ZAMÓWIENIA

Zamawiający, działając na podstawie art. 38 ust. 4 ustawy, dokonuje zmiany treści Specyfikacji Istotnych Warunków Zamówienia **poprzez zmianę terminu składania i otwarcia ofert.**

Nowy termin składania ofert to 18 listopada 2019 r., godz. 10.00. Otwarcie ofert nastąpi w dniu 18 listopada 2019 r. o godz. 11:00.

W związku z tym, wprowadza się następujące zmiany w treści SIWZ:

1) pkt 2.9 otrzymuje nowe brzmienie:

„Ofertę należy złożyć w kopercie zamkniętej i opieczątowanej w sposób uniemożliwiający jej otwarcie bez naruszenia zastosowanych przez wykonawcę zabezpieczeń, oznaczonej nazwą, adresem, nr telefonu i nr faksu wykonawcy, zaadresowanej do Zamawiającego na jego adres do korespondencji i opisanej następująco:

Oferta na: „Dostawę, zainstalowanie i skonfigurowanie macierzy dyskowej typu All Flash”

znak sprawy: 35/DI/PN/2019

*Nie otwierać przed dniem **18.11.2019 r. godz. 11:00**”*

2) pkt 12.2 otrzymuje nowe brzmienie:

*„Termin składania ofert upływa w dniu **18.11.2019 r., godz. 10:00**”*

3) pkt 12.4 otrzymuje nowe brzmienie:

*„Termin otwarcia ofert: w dniu **18.11.2019 r. o godz. 11:00.**”*

Wszelkie zmiany treści SIWZ stanowią jej integralną część.

Pozostałe zapisy SIWZ nie ulegają zmianie.

Z upoważnienia
Dyrektora Generalnego
Dyrektor
Biura Administracyjnego
/-/ Zbigniew Kędzierski